

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年4月14日 (14.04.2005)

PCT

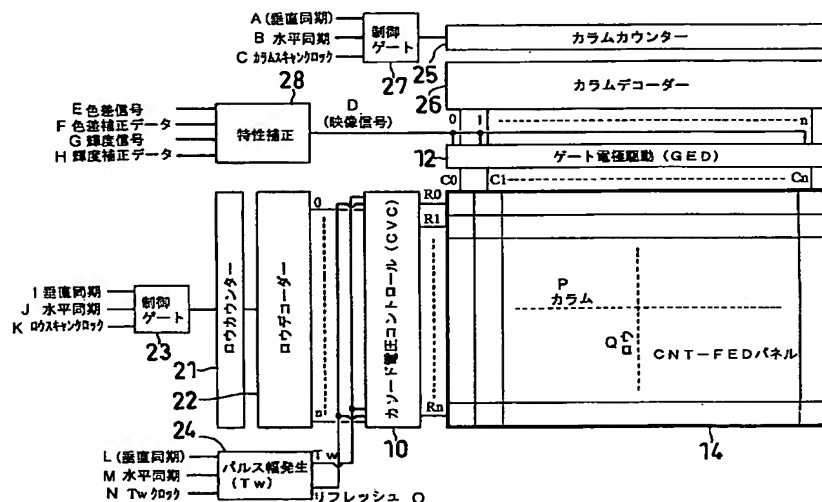
(10) 国際公開番号
WO 2005/034071 A1

- (51) 国際特許分類⁷: G09G 3/22, 3/20 (74) 代理人: 日比 紀彦, 外(HIBI, Norihiko et al.); 〒542-0086 大阪府 大阪市 中央区西心斎橋 1丁目13番18号 イナビル3階 キシモト特許事務所内 Osaka (JP).
- (21) 国際出願番号: PCT/JP2003/012763
- (22) 国際出願日: 2003年10月6日 (06.10.2003)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人 (米国を除く全ての指定国について): 日立造船株式会社 (HITACHI ZOSEN CORPORATION) [JP/JP]; 〒559-8559 大阪府 大阪市 住之江区南港北1丁目7番89号 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 塩崎 秀喜 (SHIOZAKI, Hideki) [JP/JP]; 〒559-8559 大阪府 大阪市 住之江区南港北1丁目7番89号 日立造船株式会社内 Osaka (JP). 前川 邦雄 (MAEKAWA, Kunio) [JP/JP]; 〒559-8559 大阪府 大阪市 住之江区南港北1丁目7番89号 日立造船株式会社内 Osaka (JP).
- (81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR),

/ 続葉有 /

(54) Title: FED CONTROL CIRCUIT

(54) 発明の名称: FED制御回路



A... (VERTICAL SYNC)
B... HORIZONTAL SYNC
C... COLUMN SCAN CLOCK
27... CONTROL GATE
25... COLUMN COUNTER
26... COLUMN DECODER
E... COLOR DIFFERENCE SIGNAL
F... COLOR DIFFERENCE CORRECTION DATA
G... BRIGHTNESS SIGNAL
H... BRIGHTNESS CORRECTION DATA
28... CHARACTERISTIC CORRECTION
D... (VIDEO SIGNAL)
12... GATE ELECTRODE DRIVE (GED)
I... VERTICAL SYNC

J... HORIZONTAL SYNC
K... ROW SCAN CLOCK
23... CONTROL GATE
21... ROW COUNTER
22... ROW DECODER
10... CATHODE VOLTAGE CONTROL (CVC)
P... COLUMN
Q... ROW
14... CNT-FED PANEL
L... (VERTICAL SYNC)
M... HORIZONTAL SYNC
N... TW CLOCK
24... PULSE WIDTH GENERATION (TW)
O... REFRESH

(57) Abstract: There are provided a cathode voltage control part (10) for controlling a cathode electrode such that the electron emission from the cathode electrode is uniform; and a gate electrode driving part (12) for changing the voltage of a gate electrode in accordance with a video signal. The cathode voltage control part (10) charges a capacitor with a constant current and controls the charging time period, thereby deciding the cathode voltage. The gate electrode driving part (12) uses a complement connection to perform an ON/OFF control of the gate electrode.

(57) 要約: カソード電極からの電子放出が均一となるようにカソード電極を制御するカソード電圧制御部10と、ゲート電極の電圧を映像信号に応じて変化させるゲート電極駆動部12とを備えている。カソード電圧制御部10は、コンデンサを定電流で充電するとともに、充電時間を制御することによりカソード電圧を決定する。ゲート電極駆動部12は、コンプリメント接続によってゲート電極のON/OFF制御を行う。

WO 2005/034071 A1



OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2 文字コード及び他の略語については、定期発行される各 *PCT* ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書